

Распределение сигналов на соединителе CoM-Express Type 6

модуля E2C3-COM

Шифр: «ММПД-2С»

## Распределение сигналов на внешних соединителях модуля

№ конт.	Ряд А	Ряд В	Ряд С	Ряд D
1	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
2	GBE0_MDI3-	GBE0_ACT#	GND	GND
3	GBE0_MDI3+	NU	USB_SSRX0-	USB_SSTX0-
4	GBE0_LINK100#	NU	USB_SSRX0+	USB_SSTX0+
5	GBE0_LINK1000#	NU	GND	GND
6	GBE0_MDI2-	NU	USB_SSRX1-	USB_SSTX1-
7	GBE0_MDI2+	NU	USB_SSRX1+	USB_SSTX1+
8	NU	NU	GND	GND
9	GBE0_MDI1-	NU	USB_SSRX2-	USB_SSTX2-
10	GBE0_MDI1+	NU	USB_SSRX2+	USB_SSTX2+
11	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
12	GBE0_MDI0-	PWRBTN#	USB_SSRX3-	USB_SSTX3-
13	GBE0_MDI0+	SMB_CK	USB_SSRX3+	USB_SSTX3+
14	NU	SMB_DAT	GND	GND
15	SUS_S3#	NU	NU	DDI1_CTRLCLK
16	SATA0_TX+	SATA1_TX+	NU	DDI1_CTRLDATA
17	SATA0_TX-	SATA1_TX-	RSVD	RSVD
18	SUS_S4#	NU	RSVD	RSVD
19	SATA0_RX+	SATA1_RX+	PCIE_RX6+	PCIE_TX6+
20	SATA0_RX-	SATA1_RX-	PCIE_RX6-	PCIE_TX6-
21	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
22	SATA2_TX+	NU	PCIE_RX7+	PCIE_TX7+
23	SATA2_TX-	NU	PCIE_RX7-	PCIE_TX7-
24	SUS_S5#	PWR_OK	DDI1_HPD	RSVD
25	SATA2_RX+		NU	RSVD
26	SATA2_RX-		NU	DDI1_PAIR0+
27	BATLOW#	WDT (всегда 0)	RSVD	DDI1_PAIR0-
28	SATA_ACT#	NU	RSVD	RSVD
29	AC/HDA_SYNC	NU	NU	DDI1_PAIR1+
30	AC/HDA_RST#	AC/HDA_SDIN0	NU	DDI1_PAIR1-
31	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
32	AC/HDA_BITCLK	NU	DDI2_CTRLCLK	DDI1_PAIR2+
33	AC/HDA_SDOUT	I2C_CK	DDI2_CTRLDATA	DDI1_PAIR2-
34	NU	I2C_DAT	NU	NU
35	THRMTRIP#	NU	RSVD	RSVD
36	USB6-	NU	NU	DDI1_PAIR3+

№ конт.	Ряд А	Ряд В	Ряд С	Ряд D
37	USB6+	NU	NU	DDI1_PAIR3-
38	USB_6_7_OC#	USB_4_5_OC#	NU	RSVD
39	USB4-	USB5-	NU	DDI2_PAIR0+
40	USB4+	USB5+	NU	DDI2_PAIR0-
41	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
42	USB2-	USB3-	NU	DDI2_PAIR1+
43	USB2+	USB3+	NU	DDI2_PAIR1-
44	USB_2_3_OC#	USB_0_1_OC#	NU	DDI2_HPD
45	USB0-	USB1-	RSVD	RSVD
46	USB0+	USB1+	NU	DDI2_PAIR2+
47	VCC_RTC	EXCD1_PERST#	NU	DDI2_PAIR2-
48	EXCD0_PERST#	NU	RSVD	RSVD
49	NU	SYS_RESET#	NU	DDI2_PAIR3+
50	NU	CB_RESET#	NU	DDI2_PAIR3-
51	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
52	PCIE_TX5+	PCIE_RX5+	PEG_RX0+	PEG_TX0+
53	PCIE_TX5-	PCIE_RX5-	PEG_RX0-	PEG_TX0-
54	GPI0	GPO1	TYPE0# (всегда OPEN)	NU
55	PCIE_TX4+	PCIE_RX4+	PEG_RX1+	PEG_TX1+
56	PCIE_TX4-	PCIE_RX4-	PEG_RX1-	PEG_TX1-
57	GND	GPO2	TYPE1# (всегда OPEN)	TYPE2# (всегда GND)
58	PCIE_TX3+	PCIE_RX3+	PEG_RX2+	PEG_TX2+
59	PCIE_TX3-	PCIE_RX3-	PEG_RX2-	PEG_TX2-
60	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
61	PCIE_TX2+	PCIE_RX2+	PEG_RX3+	PEG_TX3+
62	PCIE_TX2-	PCIE_RX2-	PEG_RX3-	PEG_TX3-
63	GPI1	GPO3	RSVD	RSVD
64	PCIE_TX1+	PCIE_RX1+	RSVD	RSVD
65	PCIE_TX1-	PCIE_RX1-	NU	NU
66	GND	WAKE0#	NU	NU
67	GPI2	NU	RSVD	GND
68	PCIE_TX0+	PCIE_RX0+	NU	NU
69	PCIE_TX0-	PCIE_RX0-	NU	NU
70	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
71	LVDS_A0+	LVDS_B0+	NU	NU

№ конт.	Ряд А	Ряд В	Ряд С	Ряд D
72	LVDS_A0-	LVDS_B0-	NU	NU
73	LVDS_A1+	LVDS_B1+	GND	GND
74	LVDS_A1-	LVDS_B1-	NU	NU
75	LVDS_A2+	LVDS_B2+	NU	NU
76	LVDS_A2-	LVDS_B2-	GND	GND
77	LVDS_VDD_EN	LVDS_B3+	RSVD	RSVD
78	LVDS_A3+	LVDS_B3-	NU	NU
79	LVDS_A3-	LVDS_BKLT_EN	NU	NU
80	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
81	LVDS_A_CK+	LVDS_B_CK+	NU	NU
82	LVDS_A_CK-	LVDS_B_CK-	NU	NU
83	NU	LVDS_BKLT_CTRL	RSVD	RSVD
84	NU	VCC_5V_SBY	GND	GND
85	GPI3	VCC_5V_SBY	NU	NU
86	RSVD(AC_POWER_PSNT)	VCC_5V_SBY	NU	NU
87	NU	VCC_5V_SBY	GND	GND
88	PCIE_CLK_REF+	NU	NU	NU
89	PCIE_CLK_REF-	NU	NU	NU
90	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
91	SPI_POWER (+3.3V)	NU	NU	NU
92	SPI_MISO	NU	NU	NU
93	GPO0	NU	GND	GND
94	SPI_CLK	NU	NU	NU
95	SPI_MOSI	NU	NU	NU
96	TPM_PP (APMDZ_PRSN#)	NU	GND	GND
97	TYPE10# (всегда OPEN)	SPI_CS# (CS2-CPU)	RSVD	RSVD
98	SER0_TX	BOOT_SPI_ISP_I/O3	NU	NU
99	SER0_RX	BOOT_SPI_ISP_CS#	NU	NU
100	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)
101	SER1_TX	FAN_PWNOUT	NU	NU
102	SER1_RX	FAN_TACHIN	NU	NU
103	NU	NU	GND	GND
104	VCC_12V	VCC_12V	VCC_12V	VCC_12V
105	VCC_12V	VCC_12V	VCC_12V	VCC_12V
106	VCC_12V	VCC_12V	VCC_12V	VCC_12V

№ конт.	Ряд А	Ряд В	Ряд С	Ряд D
107	VCC_12V	VCC_12V	VCC_12V	VCC_12V
108	VCC_12V	VCC_12V	VCC_12V	VCC_12V
109	VCC_12V	VCC_12V	VCC_12V	VCC_12V
110	GND (FIXED)	GND (FIXED)	GND (FIXED)	GND (FIXED)

Примечания:

- 1) Интерфейс PEG установлен в режим работы x4. Остальные линии не используются.
- 2) Линии PCIE [7:0] разделены на две независимые группы – PCIE [3:0] и PCIE[7:4]. Каждая группа может быть установлена в режим 1 x4 или 4 x1. Все возможные режимы:
  - 1 x4 + 1 x4
  - 4 x1 + 1 x4
  - 1 x4 + 4 x1
  - 8 x1
- 3) Дополнительные сигналы для программирования ПЗУ BOOT\_SPI\_ISP\_CS# (B99), BOOT\_SPI\_ISP\_I/O3 (B98) выведены на соединитель COM Express и предназначены только для производства модуля.